



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11)Publication number: 10257329

(43)Date of publication of application: 25.09.1998

(51)Int.Cl.

H04N 1/409
B41J 2/52
G03G 15/00
G06T 1/00
G06T 3/40
G06T 5/20
H04N 1/393
H04N 1/401
H04N 1/407

(21)Application number: 09072626

(71)Applicant: RICOH CO LTD

(22)Date of filing: 10.03.1997

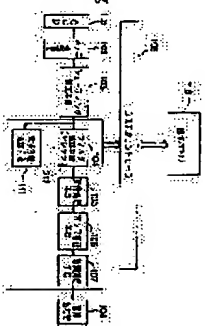
(72)Inventor: OKUBO HIROMI

(54) IMAGE PROCESSOR

(57)Abstract:

PROBLEM TO BE SOLVED: To provide an image processor, capable of adjusting the degree of edge enhancement in an output image in accordance with a direction and optimally adjusting edge enhancement degree in a photograph or a dot image without causing moire.

SOLUTION: Shading correction processing is performed to inputted image information by a shading correcting means 103, and an image area separating processing means 111 discriminates the image area of image information, while using data after shading correction processing. Based on the image area



discriminated result of this image area separating processing means 111, a filter- processing means 104 can be switched. Therefore, an optimum filtering processing is enabled to respective character/drawing area and photograph/dot image area.

LEGAL STATUS

[Date of request for examination]
[Date of sending the examiner's decision of rejection]
[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]
[Date of final disposal for application]
[Patent number]
[Date of registration]
[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C), 1998 Japanese Patent Office

(11) 日本国特許庁 (12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平 10 - 257329

(11) 公開日 平成10年(1998)9月11日

(13) Int. Cl. ⁶	識別記号	F1
H04N 1/40		H04N 1/40 101 D
B41J 1/31		G03G 15/00 303
G03G 15/00	303	H04N 1/313
G06T 1/00		B41J 3/00 A
3/10		G06F 15/14 400 D
審査請求 未請求	請求項の枚数	F D (全6頁) 最終頁に続く

(11) 出願番号 特願平1-71111

(11) 出願人 000001717 株式会社リコー

(11) 出願日 平成9年(1997)3月10日

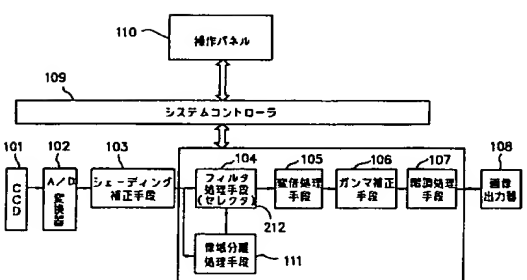
(11) 発明者 東京都大田区中馬込1丁目3番1号 株式会社リコー 大久保 宏実 東京都大田区中馬込1丁目3番1号 株式会社リコー

(14) 発明の名称 画像処理装置

(15) 要約

【課題】 出力画像中のエッジ強調度合いを方向によって調節することを可能にしたり、モザレを出さずに最適に写真や網点写真中のエッジ強調度合いを調節することを可能とした画像処理装置を得る。

【解決手段】 シェーディング補正手段103が入力した画像情報に対してシェーディング補正処理を行い、像域分離処理手段111がシェーディング補正処理後のデータをを用いて画像情報の像域を判定する。この像域分離処理手段111による像域判定結果に基づきフイルタ処理手段104の切り換えを可能としている。よって、文字・線画領域と写真・網点画像領域の各々に最適なフイルタ処理を行うことが可能となる。



【特許請求の範囲】

【請求項1】 入力した画像情報に対してシェーディング補正処理を行うシェーディング補正手段と、該シェーディング補正処理後のデータを用いて前記画像情報の像域を判定する像域分離処理手段と、該像域分離処理手段による像域判定結果に基づき切り換えを可能としたフイルタ処理手段と、入力画像の変倍処理を行う変倍処理手段、ガンマ補正手段、画像の出力階調処理を行う階調処理手段と、を有する特徴とする画像処理装置。

【請求項2】 前記フイルタ処理手段は、直交する2方向のフイルタ強度を選択可能とし、該選択可能な平滑化項と強度を選択可能な強調項との線形和で構成されるフイルタ処理の結果を切り換えることを特徴とする請求項1に記載の画像処理装置。

【請求項3】 前記画像処理装置は、さらに、変倍処理手段を有し、該変倍処理手段は、前記フイルタ処理手段の直交する2方向のフイルタ強度を、該変倍処理手段における変倍率に応じて各々独立に変更することを特徴とする請求項2に記載の画像処理装置。

【発明の詳細な説明】
【0001】
【発明の属する技術分野】 本発明は、デジタル複写機、フロッピー装置、スキャナ、画像フロッピー装置等、に使用される画像処理装置に関し、より詳細には、入力された画像信号に対して画像品質を向上させた画像処理装置に関する。

【0002】
【従来の技術】 従来、画像処理装置は一般に、入力した画像情報に対して、シェーディング補正手段、フイルタ処理手段、変倍処理手段、ガンマ補正手段、階調処理手段等を具備して構成される。

【0003】 例えば、従来例の特開61-66472号公報は、スムージング回路とエッジ強調回路とが直列の構成とするフイルタ装置についての例を開示している。この装置では結核中のエッジ度合いを可変するため、シェーディング補正後の画像信号に対して主走査方向に1度平滑化処理をした画像信号に対して再度平滑化及びエッジ強調を行い線形和を求めている。

【0004】
【発明が解決しようとする課題】 しかしながら、上記特開61-66472号公報で開示している装置によると、文字や線画の領域のエッジを主走査及び副走査独立にそのエッジ強調度合いを調節することが出来ず、文字や線画部の画像再生には適していない。また、シェーディング補正後の画像信号に対して平滑化と画像強調との線形和を求めている。この構成では、画像強調において本来必要とする高周波成分を失ってしまう恐れがある問題点を伴う。

【0005】 本発明は、上記の課題を克服するために、出力画像中のエッジ強調度合いを方向によって調節することを可能にしたり、モザレを出さずに最適に写真や網点写真中のエッジ強調度合いを調節することを可能とする画像処理装置を提供することを目的とする。

【0006】
【課題を解決するための手段】 かかる目的を達成するため、本発明の画像処理装置は、入力した画像情報に対してシェーディング補正処理を行うシェーディング補正手段と、このシェーディング補正処理後のデータを用いて画像情報の像域を判定する像域分離処理手段と、像域分離処理手段による像域判定結果に基づき切り換えを可能としたフイルタ処理手段と、入力画像の変倍処理を行う変倍処理手段、ガンマ補正手段、画像の出力階調処理を行う階調処理手段と、を有することを特徴としている。

【0007】 また、上記のフイルタ処理手段は、直交する2方向のフイルタ強度を選択可能とし、この選択可能な平滑化項と強度を選択可能な強調項との線形和で構成されるフイルタ処理の結果を切り換えることよい。

【0008】 さらに、上記の画像処理装置は、変倍処理手段を有し、この変倍処理手段は、フイルタ処理手段の直交する2方向のフイルタ強度を、変倍処理手段における変倍率に応じて各々独立に変更することよい。

【0009】
【発明の実施形態】 次に添付図面を参照して本発明による画像処理装置の形態の形態を詳細に説明する。図1～図12を参照すると本発明の画像処理装置の一実施形態が示されている。以下において、本実施形態の画像処理装置をデジタル複写機に適用した場合を例に説明する。

【0010】 図1は、デジタル複写機のブロック構成図を示している。本デジタル複写機は、原稿から画像を読み取って光電変換するCCD101と、このCCD101により低電圧信号に変換された画像を離散化デジタル信号とするA/D変換器102と、デジタル化された画像信号に対してCCD101の個々の画素の光強度のばらつきを補正するシェーディング補正手段103と、入力画像信号の周波数特性を補正するフイルタ処理手段104と、指定した変倍率に応じて入力画像の変倍処理を行う変倍処理手段105と、入力画像信号の地脚除去を行う画像変換処理手段106と、出力階調の特性に合わせ階調処理を行う階調処理手段107と、画像の出力する画像出力器108と、シェーディング補正手段103の出力を入力して原稿中の像域判定を行う像域分離処理手段111と、フイルタ処理手段104、変倍処理手段105、γ補正手段106、階調処理手段107の各々の処理パラメータを設定するシステムコントローラ109と、複写モードや変倍率などをユーザーが指定する操作パネル110と、からなる。

【0011】フイルタ処理手段104では、像域分離処理手段111において、例えば文字・線画領域と写真・顔点写真である絵柄領域とに領域を判定した結果に基づき、各々に適したフイルタを切り換える。

【0012】図2は、フイルタ処理手段104の、より詳細な構成例を示している。このフイルタ処理手段104は、シェーディング補正手段103からの出力Dijを入力して、像和演算回路201、像和演算回路202、像和演算回路206、像和演算回路207でフイルタ係数C1ij、C2ij、C3ij、C4ijの各々の重み込み演算を行う。像和演算回路201、像和演算回路202の出力は、各々かけ算回路203及びかけ算回路204に入力し、n1倍、n2倍され、しめる後に足し算回路205においてDijと足し合わされる。

【0013】また、像和演算回路207の出力は、かけ算回路208に入力し、n3倍された後に、足し算回路209において像和演算回路206の出力と足し合わされる。

【0014】次に、足し算回路205及び足し算回路209の出力は、セクタ212に入力する。セクタ212では、像域分離処理手段111での像域分離結果にしたがって、文字・線画領域用フイルタ210の足し算回路205または絵柄領域用フイルタ211の足し算回路209からの出力を切り換えて、フイルタ処理手段104の出力dijとして出力する。

【0015】ここで、変倍率によってフイルタ強度を変えるのは文字・線画領域用フイルタ210のみであり、かけ算回路203及び204における乗数n1、n2は変倍率に応じてシステムコントローラ109により規定される。

【0016】図3には図2に示したフイルタ係数C1ijの例を示す。また図4には、同じく図2に示すフイルタ係数C2ijの例を示してある。係数C1ijは主走査方向の強度を調整し、係数C2ijは副走査方向の強度を調整する。さらに、C3ijは平滑化のためのフイルタ係数であり、図5にフイルタ係数例を示している。また、C4ijは強調のためのフイルタ係数であり、図6にフイルタ係数例を示している。

【0017】次に変倍時のフイルタ処理の例を拡大時を例に説明する。図7～図10には拡大時の原稿撮取りと、変倍処理の様子を示している。本例は200%拡大の例であり、主走査方向にはCCDのビットでサンプリングし、副走査方向にはCDDラインセンサに対する原稿の送り速度を半分にする。原稿撮取り用の同期信号を倍倍時と同じにしておくこと、原稿の送り速度が半分になる。よって、図7に示すようにサンプリングされた画素の大きさが主走査方向と副走査方向とで違い、前者が後者の2倍になるように読みとられる。

【0018】ここで、変倍処理手段105では、図8に示す主走査方向のサンプリング信号から図9に点線を示す信号を反想的に作ることにし、主走査方向に電気的に拡大を行う。その結果、図10に示すように、主走査方向、副走査方向ともに200%に拡大した撮取り信号を得ることが出来る。

【0019】図11には、200%拡大時の文字・線画領域用フイルタ210の例を示している。ここで、フイルタ処理手段が変倍処理手段105よりも前の信号に対して処理を行うため、処理を施す画像信号としては図7に示すようにする。また、主走査方向と副走査方向としてサンプリング周波数が異なるため、主走査方向の伝達特性を副走査方向のそれよりも低くするようにする。それのために、かけ算回路203および204での倍率を、かけ算回路203では1/2倍に、かけ算回路204では1倍に規定する。

【0020】このとき文字・線画領域用フイルタ210への入力Dijと出力dijとの間の伝達特性は、図12に示すように主走査方向の伝達特性が副走査方向の伝達特性より低くすることが出来る。また、絵柄時には、上記拡大時とは逆に主走査方向の伝達特性が副走査方向の伝達特性よりも低くするように規定する。このために、例えば、フイルタ係数は上記例と同じにして、かけ算回路203の倍率がかけ算回路204での倍率より大きくなるように規定すれば良い。このことは、容易に理解できる。

【0021】【発明の効果】以上の説明より明かのように、本発明の画像処理装置は、入力した画像情報に対してシェーディング補正処理を行い、シェーディング補正処理後のデータを用いて画像情報の像域を判定する。この像域判定結果に基づきフイルタ処理の切り換えを可能としている。よって、文字・線画領域と写真・顔点画像領域の各々に最適なフイルタ処理を行うことができる。

【0022】また、上記のフイルタ処理は、直交する2方向のフイルタ強度を選択可能とし、この選択可能な平滑化処理強度を選択可能な強調処理との構成で構成されるフイルタ処理の結果を切り換える。これにより、文字・線画領域と写真・顔点画像領域の各々に最適な鮮鋭化を行うことができる。

【0023】さらに、フイルタ処理の直交する2方向のフイルタ強度を、変倍率に応じて各々独立に変更する。これにより、文字・線画領域と写真・顔点画像領域の鮮鋭化度合いを変倍率に応じて最適な調整することが出来る。

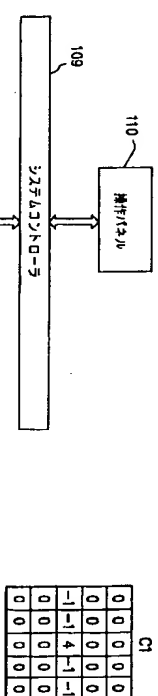
【図面の簡単な説明】
【図1】本発明の画像処理装置の実施形態をブロック図で適用した場合のプロック構成図を示している。
【図2】図1のフイルタ処理手段の、より詳細な構成例を示している。
【図3】フイルタ係数C1ijの例を示す。
【図4】フイルタ係数C2ijの例を示す。

50

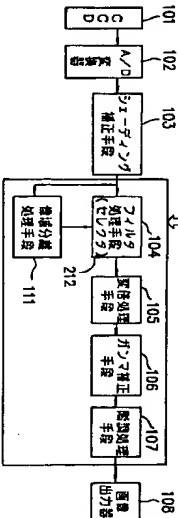
【図5】フイルタ係数C3ijの例を示す。
【図6】フイルタ係数C4ijの例を示す。
【図7】拡大時の、原稿撮取りと変倍処理の様子を概念的に示した図である。
【図8】主走査方向のサンプリングビットと速度との関係例を示した図である。
【図9】図8のサンプリング信号から反想的なサンプリング信号を作る手順例を示した図である。
【図10】200%に拡大した撮取り例を示した図である。

【図11】200%拡大時の文字・線画領域用フイルタの構成例を示している。
【図12】主走査方向の伝達特性を副走査方向の伝達特性より低くした例を示す図である。
【符号の説明】

- 101 CCD
- 102 A/D変換器
- 103 シェーディング補正手段
- 104 フイルタ処理手段
- 105 変倍処理手段
- 106 速度変換処理手段
- 107 強調出力器
- 108 画像出力器
- 109 システムコントローラ
- 110 操作パネル
- 111 像域分離処理手段
- 201、201、206、207 像和演算回路
- 203、204、208 かけ算回路
- 205、209 足し算回路
- 212 セクタ



【図1】



【図4】

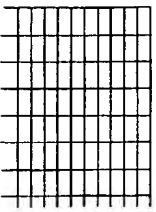
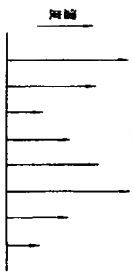
【図5】

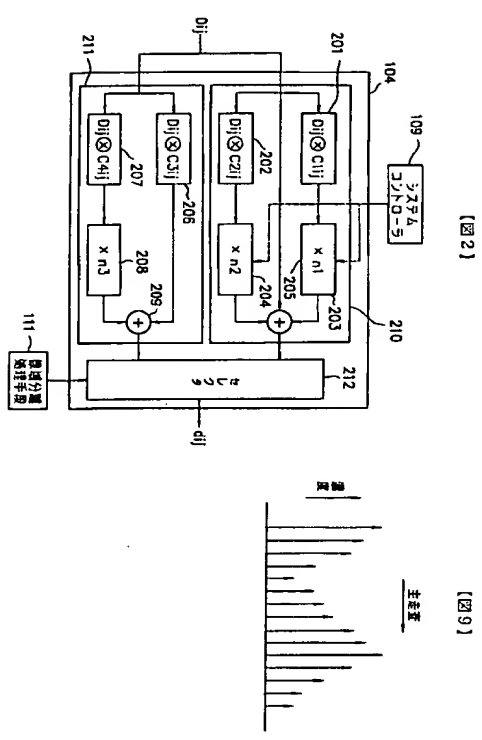
【図6】

【図7】

C2				C3				C4			
0.0	0.0	-1.0	0.0	1.1	1.1	1.1	1.1	0.0	-2.0	0.0	0.0
0.0	0.0	-1.0	0.0	1.1	1.2	1.1	1.1	0.0	0.0	0.0	0.0
0.0	0.0	4.0	0.0	1.2	4.2	1.1	1.1	-2.0	8.0	-2.0	-2.0
0.0	0.0	-1.0	0.0	1.1	1.2	1.1	1.1	0.0	0.0	0.0	0.0
0.0	0.0	-1.0	0.0	1.1	1.1	1.1	1.1	0.0	-2.0	0.0	0.0

【図8】



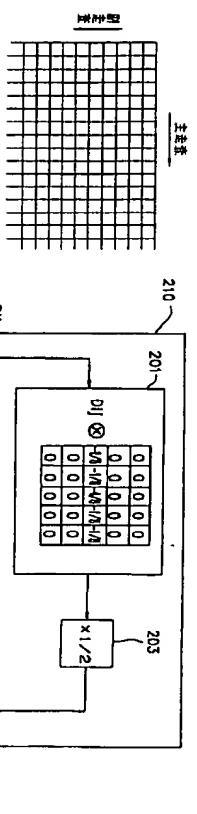


フロントページの続き

(51) Int. Cl.	識別記号	F I
G06T 5/20		G06F 15/44
H04N 1/33		15/18
1/401		H04N 1/40
1/407		

355C
410
101A
101E

【図10】



【図12】

